



加藤 健太郎

KATOH Kentaroh

電気電子工学科 准教授

博士 (工学)

◎所属学会：電気情報通信学会, IEEE

◎専門分野：

LSI テスト法, ディペンダブルLSI
設計法

◎キーワード：LSI 設計

今後取組みたいこと：
組み込みソフト開発, LSI設計,
FPGA回路設計

超高集積化LSIの高信頼化の研究

【シーズ紹介】

1. 微小遅延故障検出法に関する研究
LSI製造プロセスの微細化に伴い顕著となっている微小遅延故障の検出法, 検出容易化設計法の研究。
2. 超微細LSI製造プロセスの製造ばらつきを考慮したLSI設計法に関する研究
LSI製造プロセスの微細化を考慮したLSI設計法に関する研究。
3. オンライン故障検出法に関する研究
出荷後にフィールド(顧客先)で発生する故障のマスクや検出法に関する研究。

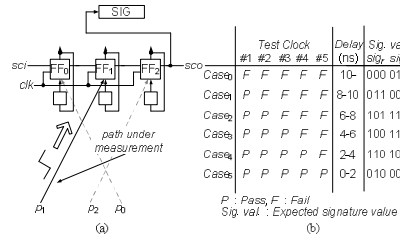


図1. 提案した遅延測定系1.

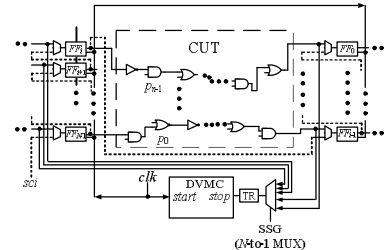


図2. 提案した遅延測定系.